

//hyu.wiki/%EC%8B%9C%EC%8A%A4%ED%85%9C%ED%86%B5%ED%95%A9%ED%9A%8C%EB%A1%9C%EC%97%B0%EA%B5%AC%EC%8B%A4

시스템통합회로연구실

한양대 [융합전자공학부 최병덕](#) 교수 연구실 SICLAB (System Integrated Circuit Laboratory)

- 홈페이지 <http://siclab.hanyang.ac.kr/>

한양대 시스템통합회로연구실, 기계적 스트레스에 강인한 유연/신축성 회로 구현을 위한 TFT 특성평가 회로 개발(2020.03)

- 한국전자통신연구원(ETRI) 구축 '유연 전자소자 일괄공정 플랫폼(FEPP)'의 지원
- 기존의 편평한 디스플레이 패널와 달리 플렉시블 디스플레이는 기계적 스트레스와 변형에 지속적으로 노출된다. 이러한 외부 환경에 보다 잘 견딜 수 있도록 설계한 회로를 실제로 제작해 보면서 관련 특성을 점검하고, TFT 특성평가 회로 연구에 도움을 받아 시제품을 제작했다.