

신현철

신현철은 ERICA캠퍼스 [전자공학부](#) 교수이자, [디지털시스템 연구실](#)장을 역임하고 있다.

□

목차

- [1 학력](#)
- [2 경력](#)
- [3 연구관심분야](#)
- [4 주요연구과제](#)
- [5 주요논문](#)
- [6 저서](#)
- [7 수상](#)
- [8 언론 활동](#)

학력

- 1987년도 (미) U.C. Berkeley 전기 및 컴퓨터공학 박사
- 1980년도 한국과학기술원 전기 및 전자공학공학 석사
- 1978년도 서울대학교 전자공학 학사
- 1987 Ph. D. U.C. Berkeley, U.S.A. in Electrical Eng. & Computer Sci.
- 1980 M. S. KAIST in Electrical & Electronics Eng.
- 1978 B.S. Seoul National University in Electronics Eng.

경력

- 2014 ~ 현재 : IDEC 캠퍼스 센터장
- 2014 ~ 2017: Creative Korea II 사업단장
- 2011 ~ 2013: IPC 센터장
- 2008 ~ 2009 : ITRC 센터장
- 2008 ~ 2009 : 부회장, 대한 전자공학회
- 2008 ~ 2009 : 회장, 반도체소사어티
- 2011: Program Chair, ASP-DAC
- 2007: General Chair, ISOCC
- 1989 ~ 현재 : IEEE Senior member
- 1997 ~ 2008 : 센터장, 한양대학교 IDEC
- 1993 ~ 1995 : 방문연구원, 일본 NEC 중앙연구소, 미국 IBM T.J. Watson 연구소
- 1987 ~ 1989 : MTS, AT&T Bell Lab's, Murray Hill, N.J., U.S.A
- 1985 ~ 1987 : 연구원, ERL, U.C. Berkeley, U.S.A

- 1989 ~ 현재 : 교수, 한양대학교 전자공학부
- 1980 ~ 1983 : 전임강사-조교수, 금오공과대학교
- 2014 ~ present : Director, IDEC Campus
- 2014 ~ 2017: Chief, Creative Korea II
- 2011 ~ 2013: Director, IPC
- 2008 ~ 2009 : Director, ITRC
- 2008 ~ 2009 : Vice President, Institute of Electronics and Information Eng.
- 2008 ~ 2009 : Chairman, Semiconductor Society
- 2011: Program Chair, ASP-DAC
- 2007: General Chair, ISOCC
- 1989 ~ present : IEEE Senior member
- 1997 ~ 2008 : Director, IDEC at Hanyang University
- 1993 ~ 1995 : Visiting Scholar, NEC Central Lab. Japan, IBM T.J. Watson Lab. U.S.A.
- 1987 ~ 1989 : MTS, AT&T Bell Lab's, Murray Hill, N.J., U.S.A
- 1985 ~ 1987 : Researcher, ERL, U.C. Berkeley, U.S.A
- 1989 ~ present : Professor, Hanyang University
- 1980 ~ 1983 : Full time lecturer, Assistant Professor, Kum-Oh Institute of Technology

연구관심분야

- 컴퓨터 비전 (지능형 자동차, 드론 등), 영상처리, 영상인식, 인공지능, SoC Design, CAD for VLSI Design, Low Power Design
- Computer Vision (for smart cars & drones), Image Processing/Recognition, AI,
- SoC Design, CAD for VLSI Design, Low Power Design

주요연구과제

주요논문

- H. Shin, T. Yu, Y. Ismail, and B. Saeed, "Rendering high dynamic range images by using integrated global and local processing", Opt. Eng., Vol. 50, No.11, Nov. 2012 (SCI)
- D. Yeo, H. Shin, "High Throughput Parallel Decoding Method for H.264/AVC CAVLC", ETRI Journal, vol.31, no.5, Oct. 2009, pp.510-517 (SCI)
- H. Shin, C. Lee, "Operation Mode Based High-Level Switching Activity Analysis for Power Estimation of Digital Circuits", IEICE Trans. Communications, Jul. 2007, pp.1826-1834 (SCI)
- S. Kwon, H. Shin, "An Area-Efficient VLSI Architecture of A Reed-Solomon Decoder/Encoder for Digital VCRs", IEEE Trans. on Consumer Electronics, Vol. 43, No. 4, Nov. 1997, pp. 1019-1027 (SCI)
- H. Shin, S. Kwon, S. Park, J. Kim, S. Hong, S. Ro, Y. Lim, "Embedded Pilot Tracking Tone Generation for Digital VCRs", IEEE Trans. on Consumer Electronics, Vol. 42, No. 3, , Aug. 1996, pp. 592-598 (SCI)
- C. Kim and H. Shin, "A Performance-Driven Logic Emulation System: FPGA Network Design and Performance-Driven Partitioning", IEEE Transactions on CAD/ICAS, Vol. 15, No 5, May. 1996, pp. 560-568 (SCI)

- H. Shin and C. Kim, "Performance-Oriented Technology Mapping for LUT-Based FPGAs", IEEE Transactions on VLSI Systems, Vol.3, No.2, Jun. 1995, pp.323-327 (SCI)
- 다중 전원 전압 시스템을 위한 단일 전원 전압 레벨 변환기 2012.02.07/등록번호: 10-1116285
- Multi-core processor 기반 plasma display panel의 영상처리기 2012.02.08/등록번호: 101116860
- 저 전력 설계를 위한 패스트랜지스터를 이용한 가변 공급 전원 2012.02.07/등록번호: 10-1116288
- 파워 게이팅 회로에서 그라운드 노이즈를 제어하기 위한 설계 방법 2012.03.08/등록번호: 10-1127208
- 다수의 프로세서 시스템 설계를 위한 효과적인 Iterative Refinement 기술 2011.11.14/등록번호: 10-1085229
- 영상처리에서 조명 및 주변 환경에 강한 adaptive한 에지 검출 기술 2011.07.18/등록번호: 10-1051549
- Signal Recording Apparatus for Video Device Using Magnetic Recording Medium 2000.06.27/미국/등록번호: 6081395

저서

수상

언론 활동