

# 유창식

유창식은 서울캠퍼스 [공과대학 융합전자공학부](#) 교수이자, [집적회로 연구실](#)장을 겸임하고 있다.

융합전자공학부 홈페이지 참고(2020.09)

- 연락처: 02-2297-3361 / csyoo@hanyang.ac.kr

□

## 목차

- [1 학력](#)
- [2 경력](#)
- [3 연구관심분야](#)
- [4 담당과목](#)
- [5 주요연구과제](#)
- [6 주요논문](#)
- [7 저서](#)
- [8 수상](#)
- [9 언론 활동](#)

## 학력

- 서울대학교 전자공학과 공학박사

## 경력

- 2002 ~ 현재 한양대학교 공과대학 융합전자공학부, 조교수, 부교수, 정교수
- 2008 ~ 2009 실리콘이미지 (캘리포니아) 연구원
- 1998 ~ 1999 스위스 연방공대(ETH) 집적시스템연구실 연구원
- 1998 ~ 2002 삼성전자 반도체총괄 책임연구원

## 연구관심분야

고속 인터페이스 회로 설계, 전력용 반도체 회로 설계, 혼성신호 회로 설계, Display 회로 설계

## 담당과목

- 학부: 집적회로설계, 아날로그회로설계, 디지털회로설계
- 대학원: 혼성신호집적회로설계, 통신용 반도체 회로설계

## 주요연구과제

## 주요논문

## 저서

## 수상

## 언론 활동