

//hyu.wiki/%EC%9D%B8%EA%B3%B5%EC%A7%80%EB%8A%A5_%ED%95%98%EB%93%9C%EC%9B%A8%EC%96%B4_%26_%EC%95%8C%EA%B3%A0%EB%A6%AC%EC%A6%98_%EC%97%B0%EA%B5%AC%EC%8B%A4

인공지능 하드웨어 & 알고리즘 연구실

- 소속: 서울 공과대학 [융합전자공학부](#)
- 영문명: Artificial Intelligence Hardware & Algorithms (AIHA) Lab.
- 실장: [최정욱 융합전자공학부](#) 교수
- 홈페이지: <https://jchoi-hyu.github.io/>

연구관심분야

Artificial intelligence algorithms, accelerator hardware architecture, and performance optimization software

연구과제

- 2020 - 2027: 과학기술정보통신부 차세대지능형반도체 기술개발사업 - 2,000 TFLOPS급 서버 인공지능 딥러닝 프로세서 및 모듈 개발
- 2020 - 2024: 과학기술정보통신부 차세대지능형반도체 기술개발사업 - 데이터 재사용 고도화 초저전력 엣지용 딥러닝 프로세서 기술개발
- 2020 - 2024: 과학기술정보통신부 인공지능대학원 지원사업