

//hyu.wiki/%EC%9E%84%EB%B2%A0%EB%94%94%EB%93%9C_%EB%B0%8F_%EB%84%A4%ED%8A%B8%EC%9B%8C%ED%81%AC_%EC%BB%B4%ED%93%A8%ED%8C%85_%EC%97%B0%EA%B5%AC%EC%8B%A4

임베디드 및 네트워크 컴퓨팅 연구실

멀티코어 프로세서 구조 및 응용 분야와 플래시메모리 저장장치 설계분야에서 연구를 진행하고 있다.

- 소속: 서울 공과대학 [융합전자공학부](#)
- 영문명: Embedded and Network Computing Lab.
- 실장: [송용호 융합전자공학부](#) 교수
- 홈페이지: <http://site.enc.hanyang.ac.kr>

주요 연구

멀티코어 프로세서 구조 및 응용 분야

- 멀티코어 프로세서를 위한 온칩네트워크 구조, 멀티코어를 이용한 병렬화 기법, 멀티코어 SoC 시스템의 성능분석 기법, 멀티코어 SoC의 시스템 수준 성능 검증 기법 등에 대해 연구하고 있다.
- 특히, 저전력 온칩네트워크 설계 기술을 이용한 SoC 설계 기법에 대해 연구를 진행하고 있다.
- 최근에는 멀티미디어 시스템반도체 연구센터를 설립하여 차세대 멀티미디어 기술 기반 시스템반도체의 하드웨어 및 소프트웨어 설계

기술을 연구하고 있다.

플래시메모리 저장장치 설계 연구 분야

- MLC/TLC 플래시메모리를 이용한 저장장치의 프로토타입 설계, 컨트롤러 하드웨어 아키텍처 연구 및 소프트웨어 알고리즘 연구 등 플래시메모리 저장장치와 관련된 하드웨어/소프트웨어 기술을 연구한다.
- 또한, PCIe 인터페이스를 이용하여 고성능 시스템을 위한 저장장치 설계 연구를 진행하고 있다.
- 특히, 플래시메모리의 성능과 신뢰성 향상을 위해 차세대 비휘발성 메모리와 낸드플래시 메모리를 결합한 하이브리드 메모리시스템 설계에 대한 연구를 진행하고 있다