

//hyu.wiki/%EC%B0%A8%EC%84%B8%EB%8C%80%EB%A9%94%EB%AA%A8%EB%A6%AC%EC%82%B0%ED%95%99%EC%97%B0%EA%B3%B5%EB%8F%99%EC%97%B0%EA%B5%AC%EC%84%BC%ED%84%B0/%EC%97%B0%EA%B5%AC%EA%B3%BC%EC%A0%9C

차세대메모리산학연공동연구센터/연구과제

[차세대메모리산학연공동연구센터](#)의 연구과제에 대한 문서이다.

- 2009.8.~ 2011.7 테라비트급 고집적 차세대비휘발성메모리기술개발, 박재근, 한국산업기술평가관리원
- 2009.8.~ 2011.7 플렉서블 유기메모리 원천기술 개발, 박재근, 한국산업기술평가관리원
- 2009.3~ 2012.2 30nm급 수직자화형 고집적 STT-MRAM 기술 개발, 박재근, 한국산업기술평가관리원
- 2012.8~ 2014.7 저전력 차세대메모리용 자기저항변화 (자기저항비 120% 이상) 및 고신뢰성 터널베리어 신소재 개발, 박재근, 한국산업기술평가관리원