

최병덕

최병덕은 서울캠퍼스 [공과대학 융합전자공학부](#) 교수이자, [System IC 연구실](#)장을 역임하고 있다.

융합전자공학부 홈페이지 참고(2019.10.)

□

목차

- [1 학력](#)
- [2 경력](#)
- [3 학회 활동](#)
- [4 연구관심분야](#)
- [5 주요연구과제](#)
- [6 주요논문](#)
- [7 저서](#)
- [8 수상](#)
- [9 언론 활동](#)

학력

- 한양대학교 전자공학과 공학박사

경력

- 2010 ~ 현재 한양대학교 공과대학 부교수
- 2005 ~ 2010 한양대학교 공과대학 조교수
- 2002 ~ 2005 LG전자 System IC R&D 센터 선임연구원

학회 활동

연구관심분야

아날로그 및 혼성신호 회로설계, Power Management 회로설계, 평판디스플레이 구동회로 설계, 보안용 회로 설계, 바이오-메디컬용 저전력 및 저노이즈 회로 설계

주요연구과제

주요논문

저서

수상

언론 활동