

//hyu.wiki/%EC%BB%B4%ED%93%A8%ED%84%B0%EA%B5%AC%EC%A1%B0\_%EB%B0%8F\_%EC%8B%9C%EC%8A%A4%ED%85%9CSW\_%EC%97%B0%EA%B5%AC%EC%8B%A4

## 컴퓨터구조 및 시스템SW 연구실

- 소속: 서울 [공과대학 컴퓨터소프트웨어학부](#)
- 영문명: Computer Architecture and System SW Lab (CASS Lab)
- 실장: [박영준 공과대학 컴퓨터소프트웨어학부](#) 교수
- 홈페이지: <https://sites.google.com/site/hyucasslab>

### 주요 연구분야

Compiler/OS/Architecture level solutions for Performance, Energy-efficiency on AI/Big Data Processing/IOT/HPC devices (ILP (VLIW, CGRA), DLP (SIMD, GPU), Neural accelerators, and heterogeneous systems)